

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Inventor: Mark Muenzer et al.

§ Group Art Unit:

Serial No.:

§ Examiner:

Filed: March 10, 2004

§ Attorney Docket No: 074313.0107

Title: Method and Circuit Arrangement for
Limiting an Overvoltage

§ Client Ref.: EUP064US

CERTIFICATE OF MAILING VIA EXPRESS MAIL

PURSUANT TO 37 C.F.R. § 1.10, I HEREBY CERTIFY THAT I HAVE INFORMATION AND A REASONABLE BASIS FOR BELIEF THAT THIS CORRESPONDENCE WILL BE DEPOSITED WITH THE U.S. POSTAL SERVICE AS EXPRESS MAIL POST OFFICE TO ADDRESSEE, ON THE DATE BELOW, AND IS ADDRESSED TO:

MAIL STOP PATENT APPLICATION
COMMISSIONER FOR PATENTS
P.O. Box 1450
ALEXANDRIA, VA 22313-1450

Devin Allen

EXPRESS MAIL LABEL: EV339227689US
DATE OF MAILING: MARCH 10, 2004

Mail Stop Patent Application
Commissioner for Patents
P.O. Box 1450
Alexandria, VA 22313-1450

SUBMISSION OF PRIORITY DOCUMENT

Dear Sir:

We enclose herewith a certified copy of German patent application DE 102 31 198.6 which is the priority document for the above-referenced patent application.

Respectfully submitted,
BAKER BOTTS L.L.P. (023640)

Date: March 10, 2004

By: *Bruce W. Slayden II*
Bruce W. Slayden II
One Shell Plaza
910 Louisiana Street
Houston, Texas 77002-4995
Telephone: 713.229.1786
Facsimile: 713.229.7886
ATTORNEYS FOR APPLICANTS

BUNDESREPUBLIK DEUTSCHLAND



Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

Aktenzeichen: 102 31 198.6
Anmeldetag: 10. Juli 2002
Anmelder/Inhaber: eupec Europäische Gesellschaft
für Leistungshalbleiter mbH,
59581 Warstein/DE
Bezeichnung: Verfahren und Schaltungsanordnung
zum Begrenzen einer Überspannung
IPC: H 03 K, H 02 M

**Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ur-
sprünglichen Unterlagen dieser Patentanmeldung.**

München, den 22. Januar 2004
Deutsches Patent- und Markenamt
Der Präsident
Im Auftrag

A handwritten signature in black ink, appearing to read "M. Meyer", is placed over the typed name of the President.

Klostermeyer

Beschreibung

Verfahren und Schaltungsanordnung zum Begrenzen einer Über-
5 spannung

Die Erfindung betrifft ein Verfahren und eine Schaltungsan-
ordnung zum Begrenzen einer Überspannung, die durch Schalten
einer induktiven Last, wie zum Beispiel einem Elektromotor,
10 auf einen Lasttreiber zurückwirkt.

Wenn induktive Lasten geschaltet werden, so entstehen beim
Ausschalten hohe induktive Gegenspannungen, die den Lasttrei-
ber zerstören können. Um die Überspannungen zu vermindern,
15 ist es üblich so genannte Freilaufdioden parallel zu dem
Lasttreiber zu schalten, die Überspannungen oder Stromspitzen
von den Lasttreibern ableiten.

Eine Anwendung, bei der eine induktive Last gesteuert wird,
20 ist zum Beispiel eine Umrichterschaltung, mit der ein Elekt-
romotor betrieben wird. In Figur 6 ist eine bekannte Umricht-
erschaltung schematisch dargestellt. Eine z.B. dreiphasige
Wechselspannung einer Wechselspannungsquelle 1 wird zunächst
durch eine Gleichrichterstufe 2 gleichgerichtet, mit Hilfe
25 von Lasttreibern 3 in eine Wechselspannung variabler Aus-
gangsfrequenz umgewandelt und einer Last 4 (hier ein dreipha-
siger Elektromotor M) zugeführt. Die Signale zur Generation
der Ausgangsspannung liefert ein Mikrocontroller 5. Diese
werden mit Hilfe von Gate-Treibern GD in geeignete Impulse
30 für die Ansteuerung der Lasttreiber 3 umgewandelt. Ein Grund-
element einer solchen Anordnung ist eine Halbbrücke 6 (in Fi-
gur 6 eingerahmt dargestellt).

In einem solchen Umrichter für elektrische Antriebe besitzt
35 die Last 4 in Form eines elektrischen Motors M induktive An-
teile. Mit dem Umrichter werden in den drei Phasen des Motors
M annähernd sinusförmige Ströme durch pulweitenmoduliertes

Schalten von Lasttreibern 3 erzeugt. Zum Schutz vor induzierten Überspannungen weist jeder Lasttreiber 3 jeweils eine parallel zu ihm angeordnete Freilaufdiode 7 auf. Aufgrund der induktiven Anteile in der Last 4 kommutiert dabei der Strom 5 zwischen dem Lasttreiber 3 und der entsprechenden Freilaufdiode 7 innerhalb einer Halbbrücke 6 hin und her (vgl. Figuren 6 und 7).

Eine solche Halbbrücke 6 ist in Figur 7 separat dargestellt 10 und weist jeweils zwei in Serie geschaltete Lasttreiber 3 auf, die zwischen einem Versorgungspotenzial $+V_{CC}$ und einem Bezugspotenzial 0 V angeordnet sind. Jedem Lasttreiber ist jeweils eine Freilaufdiode 7 parallel geschaltet. Die Last 4 ist an den gemeinsamen Anschluss der beiden Lasttreiber 3 angeschlossen. So entsteht eine Brückenschaltung, die es erlaubt, die Last 4 mit einer Wechselspannung anzusteuern.

Die Versorgungsspannung V_{CC} wird in einem Zwischenkreiskondensator 8 zwischengespeichert, der die Versorgungsspannung 20 V_{CC} für alle Halbbrücken 6 liefert. Ein Zwischenkreis wird durch den Zwischenkreiskondensator 8 und eine Halbbrücke 6 gebildet.

In jeder Halbbrücke 6 wirken bauteilinterne Streuinduktivitäten $L_{\sigma,int}$ und durch den Aufbau bedingte externe Streuinduktivitäten $L_{\sigma,ext}$ zusätzlich zu der Induktivität der Last 4. Die beiden Lasttreiber 3 werden so angesteuert, dass nur jeweils einer der beiden Lasttreiber leitet, während der andere gesperrt ist.

30 In Figur 7 ist zusätzlich der prinzipielle Stromverlauf in einer Halbbrücke 6 bei Kommutierung eines Stromes aus der induktiven Last L_L von der oberen Freilaufdiode 7 in den unteren, einschaltenden Lasttreiber 3 dargestellt (die Lasttreiber 3 schalten wechselweise; während der eine eingeschaltet ist, ist der andere ausgeschaltet). Vor dem Einschaltvorgang fließt der durch die obere Freilaufdiode 7 freilaufende Strom

I_v durch die Last L_L, die obere Freilaufdiode 7 und die beiden inhärent vorhandenen Streuinduktivitäten L_{σ,int} und L_{σ,ext}. Nach Abschluss des Kommutierungsvorganges, d.h. bei eingeschaltetem unteren Lasttreiber 3 (üblicherweise werden als 5 Lasttreiber 3 Schalter in Halbleiterausführung verwendet und daher auch als Leistungshalbleiter oder Halbleiterleistungsschalter bezeichnet) fließt der Strom durch die Last L_L und durch den unteren Lasttreiber 3 sowie die unteren Streuinduktivitäten L_{σ,int} und L_{σ,ext}. Gestrichelt eingezeichnet ist der 10 Strombeitrag I_z durch den Übergang der Freilaufdiode 7 vom leitenden in den sperrenden Zustand während des Schaltvorgangs.

Dieser Anteil verursacht die in den Figuren 8A bis 9B gezeig- 15 ten Rückstromspitzen. Die bauteilinternen und aufbaubedingten externen Streuinduktivitäten L_{σ,int} bzw. L_{σ,ext} können während des Abklingens der Rückstromspitze eine Überspannung größer als die Zwischenkreisspannung oder Versorgungsspannung V_{CC} an 20 der Freilaufdiode 7 induzieren, die u.U. die für den Lasttreiber 3 oder die Freilaufdiode 7 maximal zulässige Spannung übersteigt (Freilaufdiode 7 kann zerstört werden).

Bei der Übernahme des Stromes von der Freilaufdiode 7 in den 25 Lasttreiber 3 wird die Steilheit des Stromanstiegs in dem Lasttreiber 3 durch die Ansteuerung des Lasttreibers 3 bestimmt. Zusätzlich zu dem Strom aus der Last L_L entsteht eine so genannte Rückstromspitze, die durch die Speicherladung der Freilaufdiode 7 bedingt ist. Die additive Rückstromspitze wird aus dem Zwischenkreiskondensator 8 gespeist und fließt 30 über die Streuinduktivitäten L_{σ,int} bzw. L_{σ,ext} im Zwischenkreis. Je nach Optimierung der Freilaufdioden 7 fällt diese Rückstromspitze mehr oder weniger schnell ab. Höhe und Abklinggeschwindigkeit sind durch die Steilheit di/dt des Stromanstieges im Lasttreiber 3 beeinflussbar.

35

Je nach Größe der Streuinduktivitäten L_{σ,int} und L_{σ,ext} im Zwischenkreis und Stromsteilheit di/dt entsteht beim Anstieg des

Stromes im Lasttreiber 3 ein Spannungseinbruch an der Halbbrücke 6 und dem Lasttreiber 3, der durch das Gesetz $u(L_\sigma) = L_\sigma \cdot di/dt$ bestimmt ist. Beim Abklingen der Rückstromspitze entsteht an diesen Streuinduktivitäten $L_{\sigma, \text{int}}$ und $L_{\sigma, \text{ext}}$ eine

5 umgekehrte Spannung, die an der Freilaufdiode 7 eine Spannungsspitze erzeugt. Bei sehr schnell abreißenden Freilaufdioden 7 können durch hohe Streuinduktivitäten $L_{\sigma, \text{int}}$ und $L_{\sigma, \text{ext}}$ Überspannungsspitzen bis zur Zerstörungsgrenze entstehen.

10 In den Figuren 8A und 8B ist die Spannung am Bauteil V_{ce} beim Schaltvorgang, der geschaltete Laststrom I_c durch den Lasttreiber 3 und die Gate-Spannung V_{GE} am schaltenden Lasttreiber 3' (Figur 8A) und an der Freilaufdiode 7 (mit dem parallel geschalteten, sperrenden Lasttreiber 3''; Figur 8B) schematisch dargestellt.

15 Beim Schalten steigt die Gate-Spannung V_{GE} am schaltenden Lasttreiber 3' von -15 V auf +15 V, die Spannung V_{ce} am Lasttreiber 3 fällt von + V_{cc} (Plus-Potenzial der Versorgungsspannung oder Zwischenkreisspannung V_{cc}) auf annähernd 0 V. Der Strom durch den Lasttreiber (Laststrom I_c) steigt schnell an und nimmt nach einer kurzen Stromspitze seinen Nennwert I_c ein.

20 5 An der dem sperrenden Lasttreiber 3'' parallel geschalteten Freilaufdiode 7'' sinkt der Freilaufstrom vom Nennwert I_c auf Null (mit einem kurzen Überschwinger oder negativen Stromspitze; auch als Rückstromspitze bezeichnet) ab. Die dortige Gate-Spannung V_{GE} des gesperrten Lasttreibers 3'' bleibt auf -15 V, während die Spannung V_{ce} am Lasttreiber von 0 V auf + V_{cc} ansteigt (ebenfalls mit einem kurzen, starken Überschwinger; auch als Überspannung bezeichnet).

25 Derartige Kommutierungsvorgänge (Stromumkehrung oder Umschaltung) finden auch in anderen Anwendungen mit induktiven Lasten und vergleichbaren Schaltvorgängen (zum Beispiel in Schaltnetzteilen) statt.

Zum Schutz der Freilaufdioden 7 vor solchen Überspannungen wurde bisher (zumindest firmenintern bekannt) der den Kommutierungsvorgang kontrollierende Lasttreiber 3 langsamer geschaltet, wodurch die Rückstromspitze sinkt und die Freilaufdiode 7 weniger steil abreißt (vgl. Figuren 9A und 9B).

In den Figuren 9A und 9B ist die Beeinflussung von Überspannung und Rückstromspitze durch langsameres Schalten des Lasttreibers mittels Verwendung eines größeren Gate-Widerstandes R_G dargestellt (Figur 9A zeigt die Verhältnisse am schaltenden Lasttreiber 3' und Figur 9B die Verhältnisse an der dem sperrenden Lasttreiber 3'' parallel geschalteten Freilaufdiode 7''). Zum Vergleich sind jeweils die in den Figuren 8A bzw. 8B gezeigten Strom-/Spannungsverläufe gepunktet dargestellt. Insbesondere die Verluste im schaltenden Lasttreiber werden hierdurch, wie anhand der Strom-/Spannungsverläufe in der Figur 8A zu sehen ist, deutlich erhöht.

Es ist - zumindest firmenintern - bekannt, die wirksame Streuinduktivität L_o durch eine so genannte Snubberbeschaltung zu reduzieren. Wird die Stromsteilheit im Lasttreiber 3 durch langsamere Ansteuerung reduziert, führt dies zu erhöhten, nicht akzeptablen Schaltverlusten im Lasttreiber 3. Eine Snubberbeschaltung erzeugt erhöhte Kosten und außerdem zusätzliche Verluste in der Snubberschaltung.

Es ist Aufgabe der Erfindung, ein Verfahren und eine Schaltungsanordnung zum Begrenzen einer Überspannung zu schaffen, durch die zusätzliche Verluste reduziert werden. Insbesondere sollen starke Überspannungen und Rückstromspitzen reduziert werden.

Diese Aufgabe wird durch ein Verfahren zum Begrenzen einer Überspannung mit den Merkmalen von Patentanspruch 1 und durch eine Schaltungsanordnung mit den Merkmalen von Patentanspruch 7 bzw. 13 gelöst.

Dabei wird ein parallel zu einer Freilaufdiode liegender (Halbleiter-) Leistungsschalter (im Folgenden als Lasttreiber bezeichnet) als Begrenzer für die an der Freilaufdiode anste-
5 hende (Über-) Spannung während der Kommutierung ausgenutzt. Die Begrenzung der Überspannung durch einen parallel dazu liegenden Lasttreiber wird dadurch erreicht, dass dieser Lasttreiber während des Abklingens einer Rückstromspitze kurzzeitig, gerade so weit eingeschaltet wird, dass ein addi-
10 tiver abfallender Strom im Halbleiterschalter-Freilaufdioden- Paar entsteht. Der additive, abfallende Strom reduziert somit die Stromsteilheit in schaltungsaufbaubedingten Streuinduktivitäten und reduziert die induzierten Spannungen. Das kurz-
15 zeitige Einschalten ist zeitlich auf das Auftreten der Rück- stromspitze abgestimmt.

Vorteilhafte Weiterbildungen der Erfindung sind in den Unter- ansprüchen wiedergegeben.

20 So können als Halbleiterschalter so genannte IGBTs verwendet werden, bei denen der Steueranschluss und der Ausgangsanschluss des gesperrten Halbleiterschalters hochohmig mitein- ander verbunden werden, wodurch bei Auftreten einer Strom- spitze ein kurzzeitiges Einschalten des Halbleiterschalters erreicht wird. Dies stellt eine sehr einfache Möglichkeit dar, der Spannungsspitze in bestimmtem Maße entgegenzuwirken.

25 Vorteilhaft ist es auch, den Steueranschluss des gesperrten Halbleiterschalters mit einem etwa rechteckförmigen Span- nungsimpuls vorbestimmter Dauer und einer Amplitude kleiner als ein vorgegebener Schwellwert während des Auftretens einer Stromspitze oder zumindest während des Abklingens der Strom- spitze zu beaufschlagen.

35 Noch vorteilhafter ist es, statt eines einfachen Rechteckim- pulses einen stufenförmigen Spannungsimpuls zu verwenden, wo- bei die größte Amplitude kurzzeitig zumindest während des Ab-

klingens der Rückstromspitze ansteht, um dieser Rückstromspitze entgegen zu wirken.

Die Spannung am Ausgangsanschluss des anderen, gesperrten
5 Halbleiterschalters kann zusätzlich (oder auch allein) über einen Rückkoppelzweig auf seinen Steueranschluss zurückgekoppelt werden. Dadurch wird der gesperrte Halbleiterschalter während des Anstehens der Stromspitze oder induktiven Überspannung kurzzeitig eingeschaltet. Dies reduziert die Strom-
10 steilheit im Abfall der Stromspitze und somit die Überspannung.

15 Dieser Effekt kann noch gesteigert werden, falls - zusätzlich zu der Rückkopplung - der Steueranschluss des Halbleiterschalters mit einem Spannungsimpuls während des Anstehens oder Abklingens der Stromspitze beaufschlagt wird, wodurch der eigentlich gesperrte Halbleiterschalter teilweise eingeschaltet wird.

20 Der Rückkoppelzweig weist vorteilhafterweise zumindest ein derartiges Bauelement, durch das der Rückkoppelzweig nur dann aktiviert wird, wenn die Spannung einen Schwellwert überschreitet. So können dafür zwei antiseriell geschaltete Zenerdiode verwendet werden. Dadurch wird erreicht, dass erst 25 bei Überschreiten einer vorgegebenen Spannung ein Ansteuern und damit ein teilweises Einschalten des an sich gesperrten Halbleiterschalters erreicht wird, und dies zeitlich abgestimmt auf das Auftreten der Überspannung. Alternativ oder ergänzend kann der Spannungsanstieg an der Freilaufeinrichtung z.B. mit Hilfe eines Kondensators auf den Steueranschluss des Lasttreibers rückgekoppelt werden. Hierdurch wird der Kommutierungsvorgang derart beeinflusst, dass Höhe und Steilheit der Rückstromspitze abnehmen. Somit ist mit einfachen kostengünstigen Mitteln eine effektive Reduzierung einer 30 induktiven Überspannung und das Reduzieren von schädlichen Stromspitzen mit großer Stromsteilheit möglich. Zudem wird die der Überspannung oder der Rückstromspitze entgegenwirken-
35

de Ansteuerung des Halbleiterschalters zeitlich auf die Anwesenheit der Rückstromspitze abgestellt. Die Schwelle, ab der die Rückkopplung aktiviert werden soll, kann auch einfach durch entsprechende Dimensionierung der Bauelemente im Rückkopplungszweig eingestellt werden.

Ausführungsbeispiele der Erfindung werden im Folgenden anhand der schematischen Zeichnungen näher erläutert. Es zeigen:

10 Figuren 1A und 1B Strom-/Spannungsverläufe an einem einschaltenden Halbleiterschalter bzw. an einer einem sperrenden Halbleiterschalter parallel geschalteten Freilaufdiode,

15 Figur 2 ein erstes Ausführungsbeispiel einer erfindungsgemäßen Schaltungsanordnung mit einem Rückkoppelzweig mit Zenerdioden,

20 Figur 3A ein weiteres Ausführungsbeispiel einer erfindungsgemäßen Schaltungsanordnung mit einem Rückkoppelzweig mit einem gesonderten Kondensator,

25 Figur 3B ein weiteres Ausführungsbeispiel einer erfindungsgemäßen Schaltungsanordnung mit einem Rückkoppelzweig für ein Signal proportional zur Stromsteilheit in der Diode,

30 Figuren 4 und 5 Strom-/Spannungsverläufe an einem einschaltenden Halbleiterschalter entsprechend zwei Ausführungsbeispielen eines erfindungsgemäßen Verfahrens,
Figur 6 eine bekannte Umrichterschaltung zum Steuern eines dreiphasigen Elektromotors,

35 Figur 7 eine Halbbrücke der bekannten Umrichterschaltung gemäß Figur 5 mit den darin vorkommenden elektrischen Strömen,

Figuren 8A und 8B Strom-/Spannungsverläufe an einem einschaltenden Halbleiterschalter der Halbbrücke nach Figur 6 und

5 Figuren 9A und 9B Strom-/Spannungsverläufe an einem einschaltenden Halbleiterschalter der Halbbrücke nach Figur 6 bei Verwendung eines größeren Gate-Widerstandes.

Bei den Figuren und den Ausführungsbeispielen haben funktio-
10 nell gleichartige Teile identische Bezugszeichen erhalten.

11 Zum Steuern oder Schalten von induktiven Lasten L_L , wie zum Beispiel einem Elektromotor (vgl. Figur 6), werden als Treiber häufig Leistungshalbleiterbauelemente (als Leistungsschalter, als Lasttreiber 3 oder auch als Halbleiterschalter bezeichnet) verwendet. Die Lasttreiber 3 selber werden üblicherweise von einer Steuereinheit mit einem Mikrocontroller 5 gesteuert. Da beim Schalten von induktiven Lasten L_L , insbesondere beim Abschalten der Lasten L_L , unerwünschte, hohe Spannungen induziert werden, sind parallel zu jedem Lasttreiber 3 jeweils eine Freilaufdiode 7 geschaltet, die eine induzierte Überspannung reduzieren soll.

12 Üblich ist es, eine Halbbrücke 6 zum Steuern einer induktiven Last L_L zu verwenden, wobei zwei Lasttreiber 3 mit jeweils parallel geschalteten Freilaufdioden 7 hintereinander geschaltet sind und wechselweise schalten (der eingeschaltete Lasttreiber wird mit 3' und der gesperrte Lasttreiber mit 3'' bezeichnet). Zwischen den beiden Lasttreibern 3 ist der Ausgangsanschluss für eine induktive Last L_L angeordnet.

13 Als Lasttreiber 3 werden hier zwei IGBT-Leistungstransistoren verwendet (vgl. Figur 2, dort ist eine komplette Halbbrücke 6 dargestellt). Vor dem Steueranschluss (Gate) eines jeden IGBT 35 ist ein Gate-Vorwiderstand R_g und davor eine Endverstärkerstufe eines Gate-Treibers GD (vgl. Figur 6) angeordnet. Eine mögliche Ausführung einer solchen Endverstärkerstufe ist die

in 9 gezeigte Emitterfolgerschaltung (Figur 2, Figur 3, Schaltungsteil 9). Der Gate-Treiber GD seinerseits ist - wie in Figur 6 dargestellt - mit einem Mikrocontroller 5 verbunden. Die Endverstärkerstufe 9 des Gate-Treibers GD wird mit 5 einer positiven Versorgungsspannung V_{G+} und einer negativen Versorgungsspannung V_{G-} versorgt und über einen gemeinsamen Steueranschluss mit einem Steuersignal $V_{gatedrive}$ (vgl. auch Figur 4) beaufschlagt. Dieses Steuersignal $V_{gatedrive}$ wird letztendlich auf das Gate des IGBT durchgeschaltet.

10

Die Halbbrücke 6 ist üblicherweise als ein integriertes Baulement ausgebildet. Durch bauteilinterne Streuinduktivitäten $L_{\sigma,int}$ und durch den Schaltungsaufbau bedingte externe Streuinduktivitäten $L_{\sigma,ext}$ können während des Abklingens einer beim 15 Schalten verursachten Rückstromspitze Überspannungen (Spannung größer als die Versorgungsspannung V_{cc} der Halbbrücke 6) an der Freilaufdiode 7 induziert werden, die u.U. die für die verwendeten Bauelemente maximal zulässige Spannung übersteigt. Diese Überspannung (oder eine Stromspitze mit einer 20 großen Stromsteilheit di/dt oder einem steilen Spannungsanstieg du/dt), die beim Schalten der Lasttreiber 3 infolge von im Stromkreis befindlichen Induktivitäten induziert werden, gilt es nun zu reduzieren.

15

Erfindungsgemäß wird der parallel zu der Freilaufdiode 7 liegende Lasttreiber 3 (IGBT) als Begrenzer für die Überspannung an der Freilaufdiode 7 während des Umschaltens ausgenutzt. Die Begrenzung der Überspannung durch den parallel liegenden Lasttreiber 3 wird dadurch erreicht, dass dieser Lasttreiber 30 gezielt während des Abklingens einer Rückstromspitze kurzzeitig, gerade so weit eingeschaltet wird, dass ein additiver, abfallender Strom im Lasttreiber-Freilaufdioden-Paar entsteht. Der additive, abfallende Strom wirkt der induzierten Stromspitze entgegen und reduziert somit die Stromsteilheit 35 in den Streuinduktivitäten $L_{\sigma,int}$ und $L_{\sigma,ext}$. Somit fällt auch die induzierte Überspannung geringer aus.

Das Gate und der Emitter des IGBT werden im ausgeschalteten Zustand des IGBT hochohmig miteinander verbunden. Dies bewirkt das gewünschte kurzzeitige Einschalten des IGBT, wenn die parallel liegende Freilaufdiode 7 abkommutiert wird, weil 5 das Abreißen des Freilaufdiodenstroms neben der hohen Stromsteilheit di/dt auch ein steiler Spannungsanstieg du/dt an der Freilaufdiode 7 und dem parallelem IGBT bewirkt.

Der Spannungsanstieg du/dt führt über die so genannte Miller-10 kapazität im IGBT zu einem Anstieg der Gate-Spannung V_{GE} , die aufgrund der hochohmigen Gate-Emitter-Verbindung nur langsam abgebaut wird. Hierdurch wird der IGBT für die Dauer des Spannungsanstiegs du/dt teilweise eingeschaltet. Dies verringert wiederum den Spannungsanstieg du/dt , der IGBT schaltet 15 wieder ab und wird insgesamt nur geringfügig mit Strom belastet (vgl. dazugehörige Strom-/Spannungsverläufe in den Figuren 1A und 1B).

Die Ergebnisse der Beeinflussung von Überspannungen und Rückstromspitze durch kurzzeitiges Einschalten des zur Freilaufdiode 7'' parallel liegenden IGBT (Lasttreiber 3'') ist durch die Strom-/Spannungsverläufe in den Figuren 1A und 1B dargestellt. Dabei sind die Strom-/Spannungsverläufe an einem einschaltenden IGBT (Lasttreiber 3') in Figur 1A und die Strom-/Spannungsverläufe an einer, dem anderen, sperrenden IGBT (Lasttreiber 3'') parallel geschalteten Freilaufdiode 7'' in Figur 1B dargestellt.

Wird die Gate-Spannung V_{GE} des nicht geschalteten (des gewissermaßen gesperrten) IGBT kurzzeitig eingeschaltet, so erhöht 30 sich die Gate-Spannung V_{GE} innerhalb einer kurzen Zeitdauer impulsförmig. Dies führt zu einer deutlichen Reduzierung der Spannungsüberhöhung der Zwischenkreisspannung oder Versorgungsspannung V_{CC} im Vergleich zum Stand der Technik (Strom-/Spannungsverhältnisse des Standes der Technik sind gepunktet 35 dargestellt; vgl. Figuren 8A und 8B). Überdies wird die

Stromsteilheit di/dt des geschalteten Laststroms I_c kleiner, was jedoch zu mehr Schaltverlusten führt.

Wie aus dem Vergleich der gepunkteten und der durchgezogenen Stromkurven des Laststromes I_c in den Figuren 1A und 1B deutlich wird, werden die Schaltverluste hierdurch jedoch nur marginal erhöht. Die Verluste in dem kurzzeitig eingeschalteten IGBT sind aufgrund des geringen geschalteten Stromes zu vernachlässigen.

10

Um die Stromsteilheit oder die Überspannung deutlicher zu reduzieren, kann für jedes Paar IGBT-Freilaufdiode 3, 7 ein Rückkoppelzweig 11 (Figur 2) vorgesehen sein, der die Spannung an der Kathode der Freilaufdiode 7'' (oder am Kollektor des IGBT) auf den Steuereingang des IGBT zurückkoppelt (das Steuersignal $V_{gatedrive}$, das an der Endverstärkerstufe 9 des Gate-Treibers GD ansteht, wird beeinflusst), wodurch ein kurzzeitiges Einschalten des an sich gesperrten IGBT bewirkt wird.

20

In dem Rückkoppelzweig 11 können vorteilhaft Zenerdioden (im Ausführungsbeispiel nach Figur 2 eine 30V-Zenerdiode 12, die antiparallel zu einer Clamp-Zenerdiode 13 in Serie geschaltet ist) angeordnet sein. Diese bewirken, dass erst bei Erreichen einer definierten Überspannung an der Freilaufdiode 7'' ein Einschalten des dazu parallel liegenden, an für sich gesperrten IGBTs ausgelöst wird (ein so genanntes Überspannungs-clamping).

30

Mit Hilfe der Zenerdioden 12, 13 kann bei Erreichen einer Überspannung größer als die Clamp-Spannung durch Rückkopplung in die Endverstärkerstufe 9 des Gate-Treibers GD und damit einem Beeinflussen des Steuersignals $V_{gatedrive}$ ein kurzzeitiges zumindest teilweise Einschalten des IGBTs bewirkt werden.

35

Im Gegensatz zu einer unmittelbaren Rückkopplung auf den Gate-Anschluss des IGBTs werden die Zenerdioden bei dieser Be-

schaltung mit wesentlich geringeren Strömen belastet. Auf diese Weise kann ein ähnliches Schaltverhalten erwirkt werden, wie es bereits durch die Strom-/Spannungsverläufe in den Figuren 1A und 1B dargestellt ist.

5

Statt der beiden Zenerdioden 12, 13 kann im Rückkoppelzweig 11 auch ein externer Kondensators C_{ext} verwendet werden, wie es in Figur 3A dargestellt ist. Dabei wird der Anstieg der Kathodenspannung der Freilaufdiode 7'' auf den Steueran-

10 schluss des parallel zu der Freilaufdiode 7'' geschalteten IGBT zurückgekoppelt, wodurch der IGBT kurzzeitig und zumindest teilweise eingeschaltet wird, was der Spannungsüberhöhung und der Rückstromspitze entgegenwirkt.

15 Auch die Kombination der beiden letztgenannten Maßnahmen kann vorteilhaft eingesetzt werden: So kann mit Hilfe eines externen Kondensators C_{ext} im Rückkoppelzweig 11 der Steueranschluss des Leistungstreibers während des Spannungsanstieges an der Freilaufeinrichtung auf eine Spannung unterhalb der 20 Einschaltspannung vorgespannt werden. In diesem Fall erfolgt die parallel geschaltete Rückkopplung bei Überschreiten einer Schwellspannung (z.B. über die beschriebene Zenerdiodenschaltung) wesentlich trägeitsfreier, da bis zum Einschaltvorgang des Lasttreibers ein geringerer Spannungshub zu überwinden 25 ist.

30 In ähnlicher Weise kann auch ein Steuersignal proportional zum Betrag des Stromgradienten in der Freilaufeinrichtung auf den Steueranschluss des Lasttreibers über einen Rückkopplungszweig 14 (beispielsweise mittels eines Übertragers $Ü$, eines Verstärkers AMP sowie einer Auswerteschaltung CC) rückgekoppelt werden (Figur 3B). Der Stromgradient beim Abfall des Stromes in der Freilaufeinrichtung nach Überschreiten des Maximums der Rückstromspitze wird auf den Steueranschluss des Lasttreibers rückgekoppelt, so dass dieser 35 kurzzeitig zumindest teilweise aufsteuert und den Stromabfall in der Rückstromspitze begrenzt. Diese Maßnahme kann mit der

oben oder einer der unten beschriebenen Maßnahmen zur Vorspannung des Steueranschlusses des Lasttreibers kombiniert werden. Auf diese Weise kann mit einfachen Mitteln die Überspannung an der Freilaufeinrichtung reduziert werden.

5

Bei geeigneter Dimensionierung kann der Stromgradient in der Freilaufeinrichtung vor Erreichen des Maximums der Rückstromspitze genutzt werden, um den Steueranschluss des Lasttreibers auf eine Spannung unterhalb der Einschalttschwelle vorzuspannen. Dieses Verfahren bietet den Vorteil, dass die Anhebung der Steuerspannung am Lasttreiber automatisch synchron zum Kommutierungsvorgang erfolgt.

Die Erfassung des Stromgradienten kann im einfachsten Fall 15 als Spannungsabfall über den Streuinduktivitäten L_{oint} , L_{oext} erfolgen. Gleichsam ist eine transformatorische Erfassung oder die Erfassung und Auswertung des Stromes mit geeigneten Sensoren möglich. Das Vorzeichenwechsel des Stromgradienten macht hierbei gegebenenfalls eine Gleichrichtung oder Auswertung des Signals in einer Fallunterscheidung $dI/dt >< 0$ notwendig.

Hierdurch kann die Steilheit des Spannungsanstieges an der 25 Freilaufdiode 7'' gezielt gesteuert und der Verlauf der Rückstromspitze und folglich auch die Überspannung eingestellt werden. Die Größe des eingestellten Spannungsanstiegs du/dt wird durch die systematische Wahl der Kapazität des Kondensators C_{oext} eingestellt und hängt nicht - wie bei beim ersten Ausführungsbeispiel - von dem sich während des Schaltvorganges veränderten Wert der Millerkapazität ab. Auf diese Weise 30 kann ein ähnliches Schaltverhalten bewirkt werden, wie es bereits durch die Strom-/Spannungsverläufe in den Figuren 1A und 1B dargestellt ist.

35 Anstatt des Rückkoppelzweiges 11 oder auch zusätzlich zu dem Rückkoppelzweig 11 zwischen (Kathode der) Freilaufdiode 7 und Steueranschluss des IGBT kann auch eine gezielte, zum Zeit-

punkt des Schaltvorgangs vorgenommene Ansteuerung des IGBT über das Steuersignal $V_{gatedrive}$ vorgenommen werden. Dabei wird der parallel zur Freilaufdiode 7'' liegende IGBT gezielt durch ein vom Zeitpunkt der Rückstromspitze an der Freilauf-
5 diode 7'' abhängiges Steuersignal $V_{gatedrive}$ (Figur 4) innerhalb eines bestimmten Zeitfensters während der Kommutierungsphase aufgesteuert (zumindest teilweise eingeschaltet) und anschließend wieder abgeschaltet (gesperrt), und dies zu einem Zeitpunkt, zu dem das eigentlich laststeuernde Steuersignal
10 $V_{gatedrive}$ für diesen IGBT nicht vorgesehen ist.

Das zeitlich auf die Rückstromspitze abgestimmte Steuersignals $V_{gatedrive}$ hebt die Gate-Spannung V_{GE} am zur Freilaufdiode 7'' parallel geschalteten und an für sich gesperrten IGBT
15 während des Kommutierungsvorganges gezielt kurzzeitig an. Dadurch steuert der IGBT zumindest teilweise durch.

Die Strom-/Spannungsverhältnisse bei einer solchen Ansteuerung sind exemplarisch im oberen Teil der Figur 4 im Vergleich zum in der Figur 4 gepunktet dargestellten Verlauf aus Figuren 8A und 8B wiedergegeben. Der Laststrom I_c sinkt beim Sperren des IGBT und weist im negativen Bereich eine Spitze oder Überhöhung mit einer kleineren Stromsteilheit di/dt im Vergleich zum Stromverlauf auf, wie er sich aus dem Stand der Technik (gepunktet dargestellter Stromverlauf des Laststroms I_c) ergibt. Die Zwischenkreisspannung V_{CC} zeigt einen wesentlich kleineren Überschwinger oder geringere Überspannung (kleinere Spitze) auf, da das Aufsteuern des IGBT der Überspannung gezielt entgegenwirkt.
30

Statt eines stufenförmigen Steuersignals $V_{gatedrive}$ und einer damit verbundenen kurzzeitigen, zusätzlichen Erhöhung der Gate-Spannung V_{GE} kann auch ein rechteckförmiges Steuersignal $V_{gatedrive}$ und eine damit verbundene, im Mittel höhere Gate-
35 Spannung V_{GE} (Figur 5) im Vergleich zu der Gate-Spannung V_{GE} aus Figur 4 vorgesehen sein. Die Gate-Spannung V_{GE} am parallel zur Freilaufdiode 7'' liegenden, eigentlich sperrenden

IGBT wird während der Kommutierung des Stromes von der Freilaufdiode 7 in einem vorbestimmten, kurzen Zeitfenster während einer Rückstromspitze des Laststroms I_c an der Freilaufdiode 7 auftritt, auf einen Wert kleiner als eine Schwellspannung angehoben.

Ähnlich wie beim ersten Ausführungsbeispiel kann hier auch ohne hochohmige Gate-Emitter-Verbindung ein Einschalten als Folge des Spannungsanstiegs du/dt an der Freilaufdiode 7 und der Rückwirkungskapazität (Kondensator C_{ext}) erfolgen.

Vorteil dieses Verfahrens ist es, dass das Spannungsintervall bis zum Einschalten des IGBT reduziert wird und somit die Verzögerungszeit bis zum Einwirken der Rückkopplung des Spannungsanstiegs du/dt minimiert werden kann.

Das zeitlich auf die Rückstromspitze abgestimmte Steuersignal $V_{gatedrive}$ hebt die Spannung am IGBT parallel zur Freilaufdiode 7'' in einem bestimmten Zeitfenster an. Hierdurch wird z.B. ein zumindest teilweises Aufsteuern des IGBT durch die Rückwirkungskapazität ermöglicht. Das resultierende Schaltverhalten (Strom-/Spannungsverlauf) ist im oberen Teil der Figur 5 im Vergleich zum Verhalten aus den Figuren 8A und 8B dargestellt.

Die Gate-Spannung V_{GE} wird durch die konstant große Ansteuerung weniger stark erhöht als beim vorherigen Ausführungsbeispiel. Die Kollektorspannung V_{ce} /Spannung an der Freilaufrichtung verhält sich jedoch ähnlich wie beim vorherigen Ausführungsbeispiel, während der Laststrom I_c in seiner Stromsteilheit di/dt etwas weniger reduziert wird, aber die Rückstromspitze immer noch deutlich weniger steil ist als die vergleichbare Rückstromspitze bei dem Stand der Technik (vgl. gepunktete Linie für den Laststrom I_c in Figur 5).

Um die Spannung an der Freilaufdiode 7 während Umschaltvorgängen zu begrenzen, können auch Schaltungsanordnungen mit Rückkoppelzweig 11 mit zusätzlicher, gezielter Steuerung der Gate-Spannung V_{GE} des IGBT kombiniert werden. Ebenso kann die 5 hochohmige Verbindung des Gates und des Emitters des IGBT im Auszustand - wie es im ersten Ausführungsbeispiel erläutert ist - mit einem Rückkoppelzweig 11 oder einer gezielten, kurzzeitigen Ansteuerung der Gate-Spannung V_{GE} kombiniert werden. Somit ist eine einfache und effektive Reduzierung der 10 Überspannung und/oder der Rückstromspitze an der Freilaufdiode 7 gegeben. Die Freilaufdioden 7 sind somit weitgehend vor Zerstörung geschützt.

Freilaufdioden zum Begrenzen einer induktiven Überspannung 15 sind hinreichend bekannt. Ebenso sind funktionell äquivalente Freilaufeinrichtungen bekannt, die nicht unbedingt mit nur einer einzigen, einem Leistungsschalter parallel geschalteten Diode wirksam sind. Für die Erfindung ist es unwesentlich, ob 20 als Freilaufeinrichtung eine Freilaufdiode oder ein äquivalentes Mittel verwendet wird. Wesentlich hingegen ist, dass eine induktive Überspannung und eine große Stromsteilheit reduziert werden gemäß des erfindungsgemäßen Verfahrens oder mit der erfindungsgemäßen Schaltungsanordnung.

Patentansprüche

1. Verfahren zum Begrenzen einer Überspannung an einer Freilaufeinrichtung (7), die parallel zu einem Halbleiterleistungsschalter (3) angeordnet ist, wobei zumindest zwei Paare bestehend aus parallel geschalteten Halbleiterleistungsschaltern (3) und Freilaufeinrichtung (7) in Reihe geschaltet sind, zwischen den beiden ein Ausgangsanschluss zu einer induktiven Last (L_L) angeordnet ist und einer der Halbleiterleistungsschalter (3'') in den gesperrten Zustand und der andere (3') in den nicht gesperrten Zustand gesteuert wird, **dadurch gekennzeichnet, dass** der gesperrte Halbleiterleistungsschalter (3'') zumindest zum Zeitpunkt des Auftretens einer Überspannung an der zugehörigen Freilaufeinrichtung (7'') oder während des Abklingens einer Stromspitze kurzzeitig, gerade so weit eingeschaltet wird, dass ein kurzzeitiger Strom am Ausgang des Halbleiterleistungsschalters (3'') erzeugt wird.
2. Verfahren nach Anspruch 1, **dadurch gekennzeichnet, dass** als Halbleiterleistungsschalter (3) ein IGBT oder MOS Leistungstransistor verwendet wird, bei dem der Gate-Anschluss und der Emitter-Anschluss beim an für sich gesperrten IGBT hochohmig miteinander verbunden werden, wodurch bei Auftreten einer Stromspitze ein kurzzeitiges Einschalten des Halbleiterleistungsschalters (3) erreicht wird.
3. Verfahren nach einem der Ansprüche 1 oder 2, **dadurch gekennzeichnet, dass** der Steueranschluss des gesperrten Halbleiterleistungsschalters (3'') mit einem Spannungsimpuls vorbestimmter Dauer und Amplitude zeitlich abgestimmt auf das Auftreten einer Stromspitze an der Freilaufeinrichtung (7'') beaufschlagt wird.
4. Verfahren nach einem der vorhergehenden Ansprüche, **dadurch gekennzeichnet, dass** der Steueranschluss des gesperrten Halb-

leiterleistungsschalters (3'') zeitlich abgestimmt auf das Auftreten einer Stromspitze mit einem stufenförmigen Spannungsimpuls vorbestimmter kurzer Zeitdauer beaufschlagt wird.

5 5. Verfahren nach einem der vorhergehenden Ansprüche, **dadurch gekennzeichnet, dass** die Spannung am der Freilaufeinrichtung (7) über einen Rückkoppelzweig (11) auf den Steueranschluss des gesperrten Halbleiterleistungsschalters (3) zurückgekoppelt wird, wodurch der gesperrte Halbleiterleistungsschalter 10 (3) während der Spannungsspitze kurzzeitig und zumindest teilweise eingeschaltet wird.

6. Verfahren nach einem der vorhergehenden Ansprüche, **dadurch gekennzeichnet, dass** die Stromsteilheit (Stromgradient) in 15 der Freilaufeinrichtung (7) über einen weiteren Rückkoppelzweig (14) auf den Steueranschluss des gesperrten Halbleiterleistungsschalters (3) zurückgekoppelt wird derart, dass der gesperrte Halbleiterschalter während der Stromspitze kurzzeitig und zumindest teilweise eingeschaltet wird.

20 7. Schaltungsanordnung zum Begrenzen einer Überspannung an einer Freilaufeinrichtung (7), die parallel zu einem Halbleiterleistungsschalter (3) angeordnet ist, wobei zumindest zwei Paare bestehend aus zumindest einem Halbleiterleistungsschalter (3) und einer dazu parallel geschalteten Freilaufeinrichtung (7) in Reihe geschaltet sind, zwischen denen ein Ausgangsanschluss zu einer induktiven Last (L_L) angeordnet ist, **dadurch gekennzeichnet, dass** ein Rückkoppelzweig (11) zwischen dem Ausgang eines jeden Halbleiterleistungsschalters 25 (3) und seinem Steueranschluss (9) vorgesehen ist.

8. Schaltungsanordnung nach Anspruch 7 dadurch gekennzeichnet dass der Rückkoppelzweig (11) zumindest ein Bauelement (12, 13) aufweist, das eine Ansteuerung des Steueranschlusses erst 35 über einer Schwellspannung zulässt, so dass nur Spannungen größer als ein vorgegebener Schwellwert auf den Steueranschluss zurückgekoppelt werden.

9. Schaltungsanordnung nach Anspruch 7, dadurch gekennzeichnet dass der Rückkoppelzweig ein Bauelement aufweist (C_{ext}), über das eine Rückkopplung auf den Steueranschluss proportional

5 zum Spannungsanstieg an der Freilaufeinrichtung erfolgt.

10 . Schaltungsanordnung nach Anspruch 7, 8 oder 9 , dadurch gekennzeichnet, dass als Bauelemente zwei antiparallel geschaltete Zenerdioden (12, 13) im Rückkoppelzweig (11) ver-

10 wendet werden.

11 . Schaltungsanordnung nach Anspruch 7, 8 oder 9 , dadurch gekennzeichnet, dass als Bauelement ein Kondensator (C_{ext}) im Rückkoppelzweig (11) verwendet wird.

15

12. Schaltungsanordnung nach Anspruch 7, 8 oder 9, dadurch gekennzeichnet, dass eine Parallelschaltung aus Zenerdioden und externem Kondensator im Rückkoppelzweig verwendet wird.

20

13. Schaltungsanordnung zum Begrenzen einer Überspannung an einer Freilaufeinrichtung (7), die parallel zu einem Halbleiterleistungsschalter (3) angeordnet ist, wobei zumindest zwei Paare bestehend auf zumindest einem Halbleiterleistungsschalter (3) und einer dazu parallel geschalteten Freilaufeinrichtung (7) in Reihe geschaltet sind, zwischen denen ein Ausgangsanschluss zu einer induktiven Last (L1) angeordnet ist, dadurch gekennzeichnet, dass ein Rückkoppelzweig (14) zwischen Eingang und Steueranschluss eines Leistungstreibers

75 vorgesehen ist, wobei der Rückkoppelzweig so ausgebildet ist, dass er eine Aufsteuerung des Steueranschlusses erst über einen Schwellwert der Stromsteilheit (des Stromgradienten) durch die Freilaufeinrichtung zulässt.

30

dass er eine Aufsteuerung des Steueranschlusses erst über einen Schwellwert der Stromsteilheit (des Stromgradienten) durch die Freilaufeinrichtung zulässt.

35

14. Schaltungsanordnung nach Anspruch 13, dadurch gekennzeichnet, dass für die Rückkopplung der Spannungsabfall an internen und/oder externen Streuinduktivitäten genutzt wird.

15. Schaltungsanordnung nach Anspruch 13, **dadurch gekennzeichnet, dass** der Stromanstieg durch die Induktion in einem Transformator rückgekoppelt wird.

5 16 . Schaltungsanordnung nach einem der Ansprüche 7-15 , **dadurch gekennzeichnet, dass** als Halbleiterleistungsschalter (3) ein IGBT-Leistungstransistor verwendet wird.

Zusammenfassung

Verfahren und Schaltungsanordnung zum Begrenzen einer Überspannung

Zum Begrenzen einer Überspannung an einer Parallelschaltung von IGBT (3) und Freilaufdiode (7) wird eine unerwünschte Stromspitze dazu verwendet, den an sich gesperrten IGBT (3') 10 während des Anstehens der Stromspitze gerade so weit einzuschalten, dass ein der Überspannung entgegen wirkender Strom im IGBT-Freilaufdioden-Paar entsteht. Der entgegengesetzt wirkende Strom reduziert die Stromteilheit in Streuinduktivitäten (L_s) und reduziert die unerwünschten, induzierten Überspannungen. 15

Figur 2

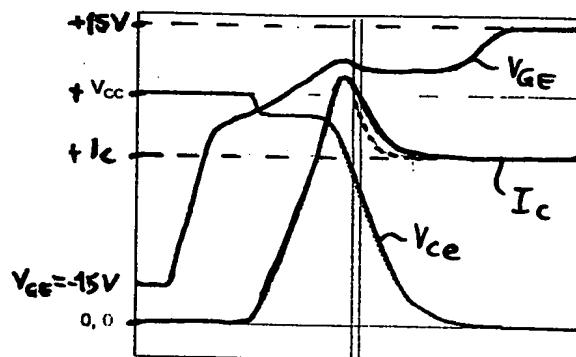


FIG 1A

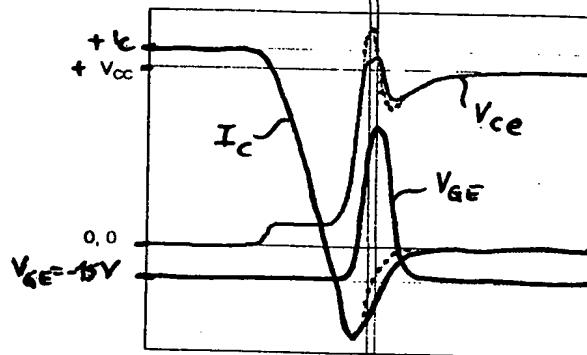


FIG 1B

FIG 2

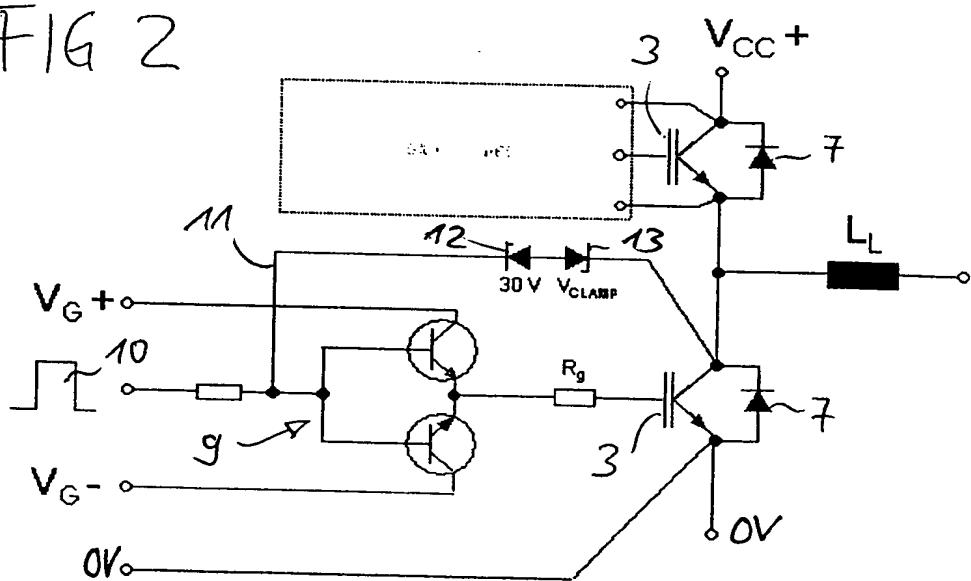


FIG 3A

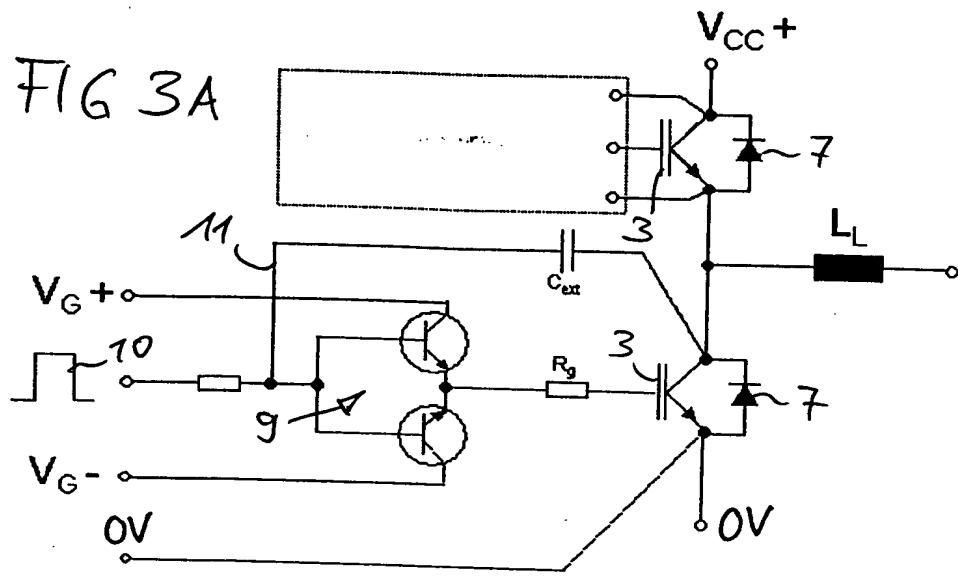


FIG 4

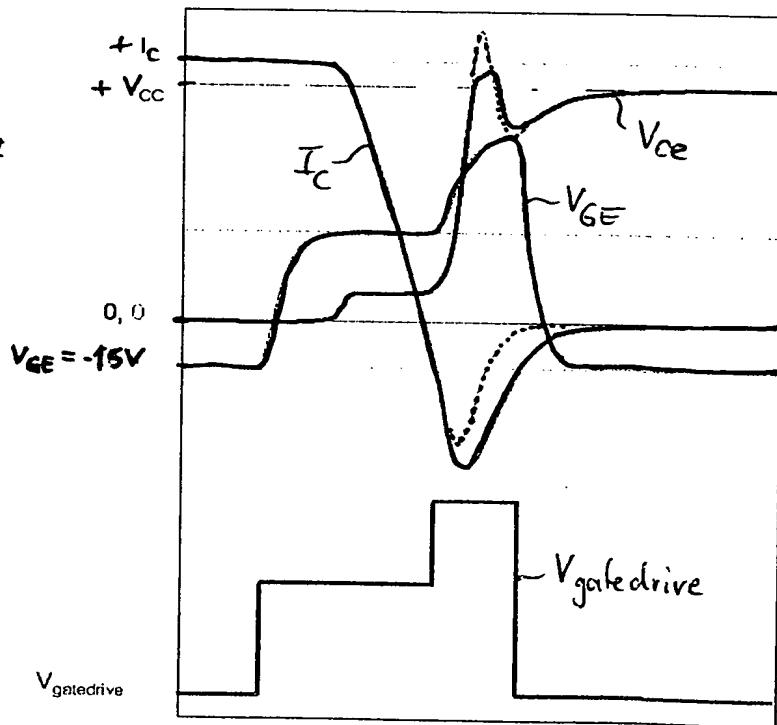


FIG 3B

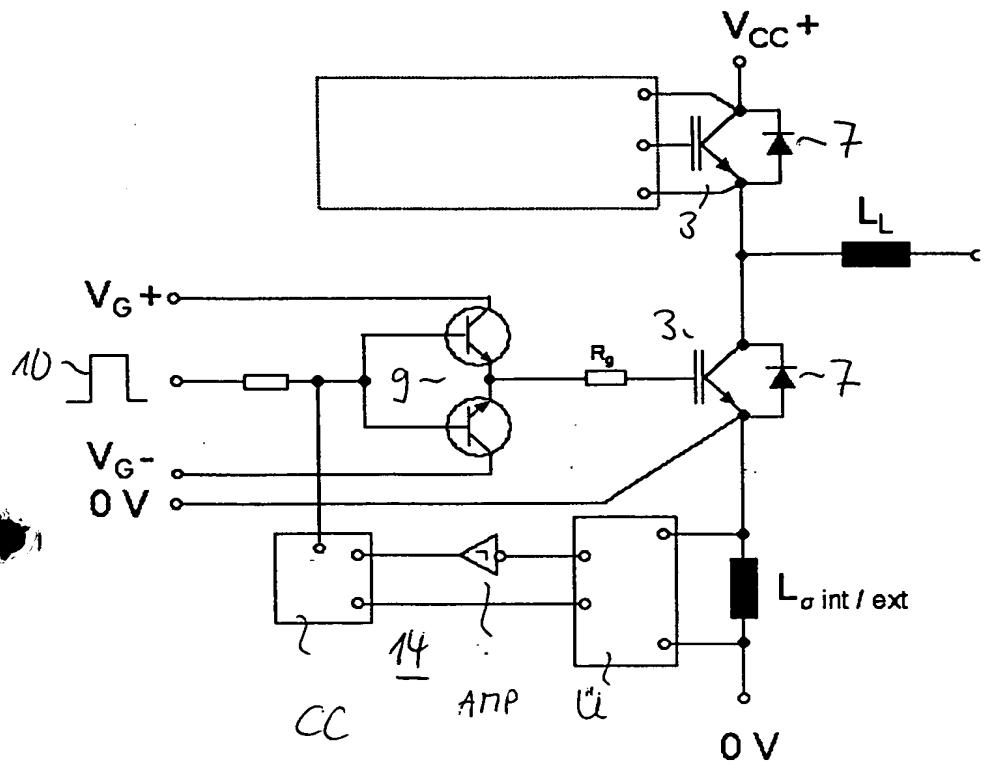


FIG 5

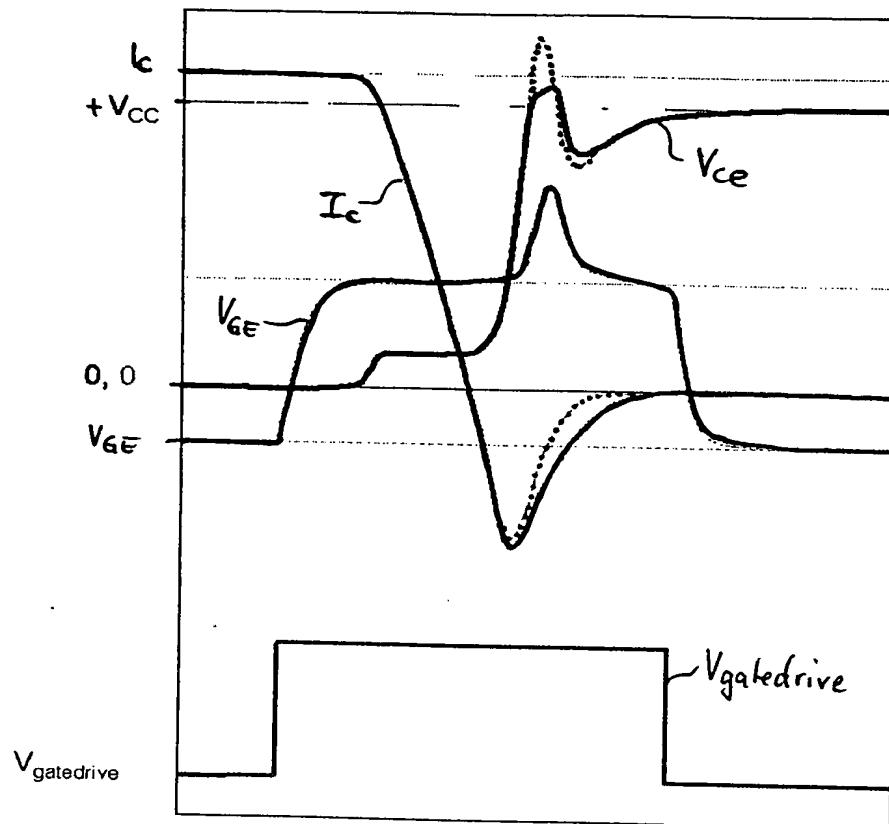


FIG 6

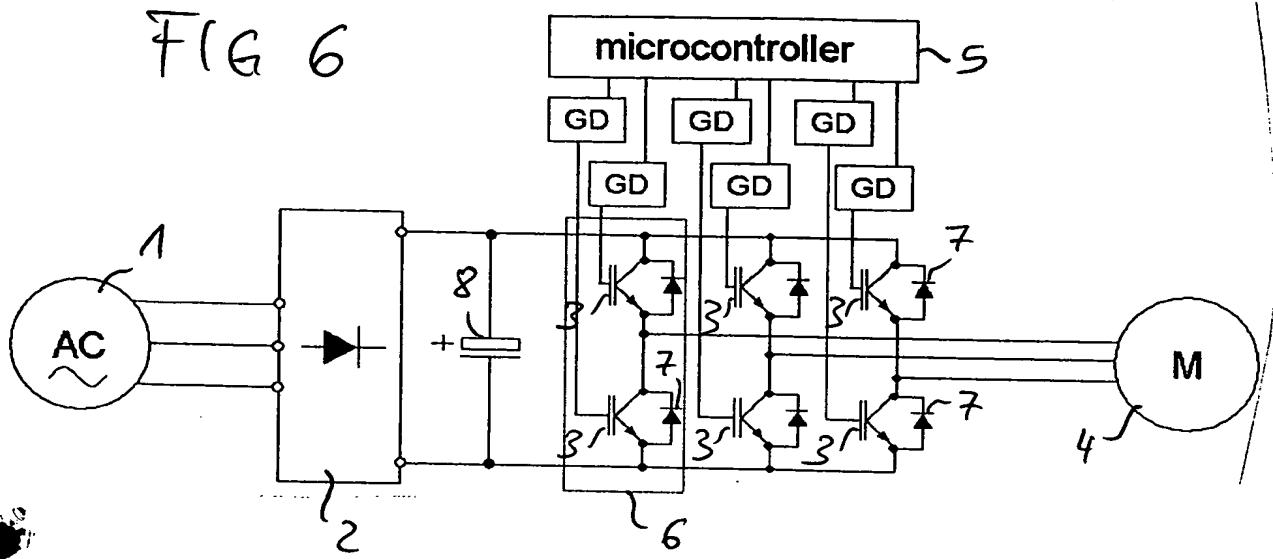
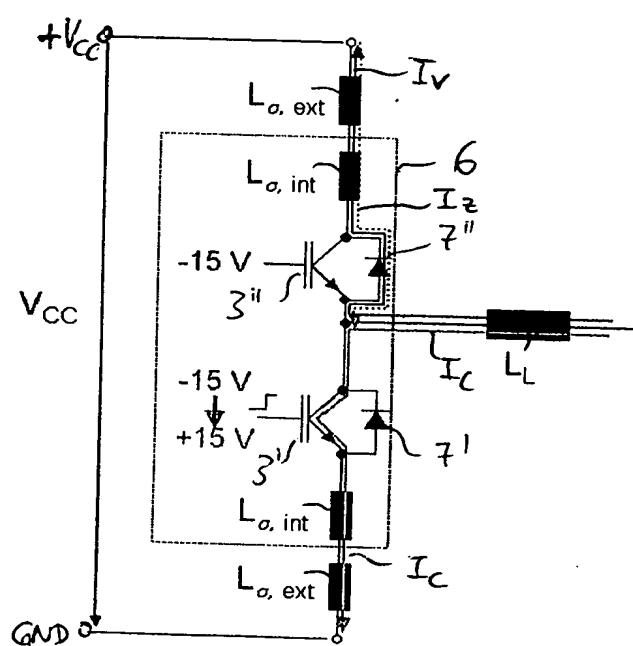


FIG 7



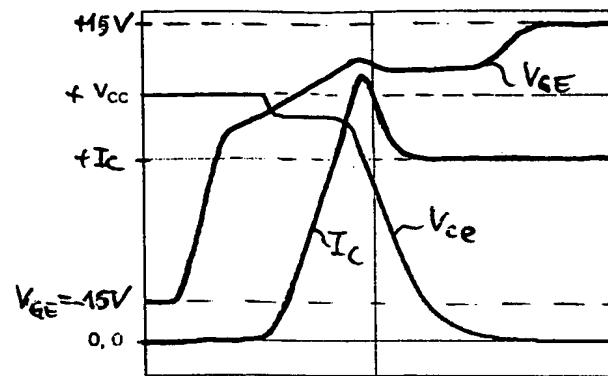


FIG 8 A

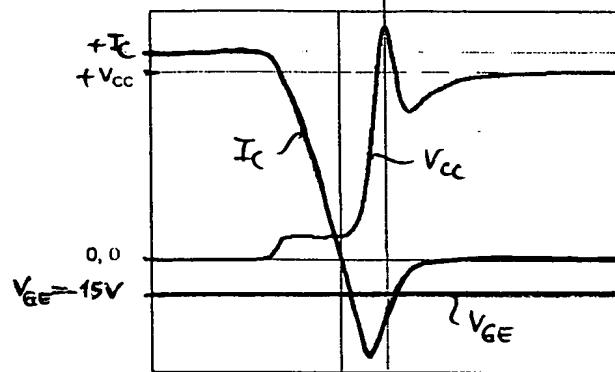


FIG 8 B

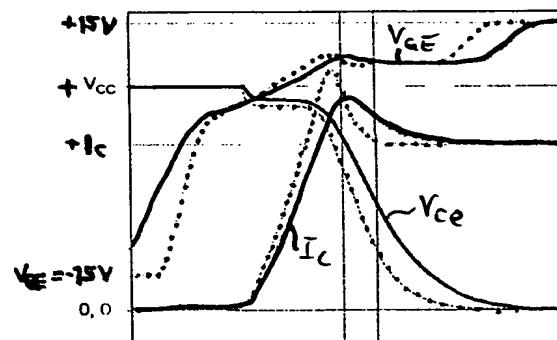


FIG 9 A

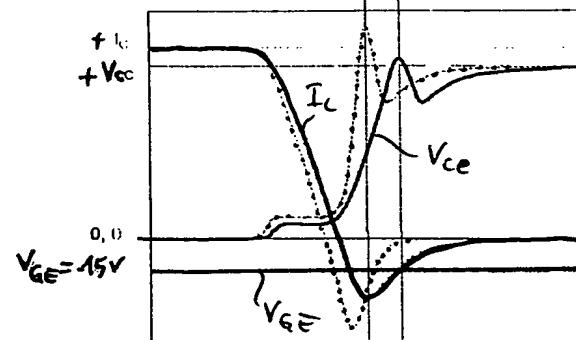


FIG 9 B